**FPGA TAKIM LİDERİ**

**GENEL NİTELİKLER**

* Üniversitelerin Elektrik-Elektronik Mühendisliği bölümlerinden mezun,
* FPGA kodu tasarımı konusunda beş (5) yıl veya daha fazla tecrübeye sahip,
* Verilog HDL ve VHDL dillerinden en az birine hakim,
* Tercihen bilgisayar alanında uzmanlaşmış,
* İyi derecede İngilizce bilen,
* Sorumluluk sahibi,
* Yoğun iş temposunda çalışabilecek,

FPGA Takım Lideri aranmaktadır.

**İŞ TANIMI**

Ekipte yer alacak arkadaşımız;

* Savunma Sanayi, Havacılık ve Uzay Projelerimizin,
  + FPGA Takım Liderliği,

ve FPGA tasarımlarının kodlama, test ve belgeleme çalışmalarının yürütülmesinde görev alacaktır.

İlgilenenlerin aşağıdaki e-posta adresi aracılığıyla iletişime geçmelerini rica ederiz.

GCLAB MÜHENDİSLİK LTD. ŞTİ. – ODTÜ TEKNOKENT ANKARA

ik[@gclabmuhendislik.com](mailto:info@gclabmuhendislik.com)

www.gclabmuhendislik.com